Previous Doc

Next Doc

Go to Doc#

First Hit

Generate Collection

L8: Entry 4 of 6

File: JPAB

Apr 23, 1990

PUB-NO: JP402109334A

DOCUMENT-IDENTIFIER: JP 02109334 A

TITLE: CLEANING DEVICE FOR SEMICONDUCTOR WAFER

PUBN-DATE: April 23, 1990

INVENTOR - INFORMATION:

NAME

COUNTRY

TSUMORI, KIYOKO

ASSIGNEE-INFORMATION:

NAME

COUNTRY

MITSUBISHI ELECTRIC CORP

APPL-NO: JP63260485

APPL-DATE: October 18, 1988

US-CL-CURRENT: 134/902

INT-CL (IPC): H01L 21/304; B08B 3/12

ABSTRACT:

PURPOSE: To eliminate the ultrasonic washing unevenness by providing a means for varying the depth from the liquid surface to a semiconductor wafer.

CONSTITUTION: When a cleaning solution 12 overflows in a liquid tank 3, the solution is dipped out in an amount more than the overflow amount by the siphon effect of a bent pipe 7 to make a liquid surface 12a lower than usual. When the liquid surface 12 a is lowered than the lower surface of the bent pipe 7, the siphon effect disappears, and the cleaning solution 12 is again returned to a specified liquid surface. During this, the depth from the liquid surface to a wafer 1 is continuously varied, and the cleaning is conducted while the position of the ultrasonic standing wave added to the wafer 1 is continuously changed, and an even cleaning can be achieved. An ultrasonic wave generator 6 is placed in the bottom part of the liquid tank 3, and the cleaning solution is fed through a feed valve 5.

COPYRIGHT: (C) 1990, JPO&Japio

Previous Doc Next Doc Go to Doc#

69日本国特許庁(JP)

印特許出顧公開

平2-109334 ◎ 公開特許公報(A)

Mint. Cl. 3

識別配号

庁内整理番号

公公期 平成2年(1990)4月23日

H 01 L 21/304 B 08 B 3/12

341

8831-5F 7817-3B

審査請求 未請求 請求項の数 1 (全3頁)

の発明の名称

半導体ウエハの洗浄装置

图特 顧 昭63-260485

多出 顧 昭63(1988)10月18日

金 金 **60**発明者

熊本県菊池郡西合志町御代志997 三菱電機株式会社熊本

製作所內

三菱電機株式会社 の出頭人

東京都千代田区丸の内2丁目2番3号

弁理士 田澤 博昭 外2名 四代 理 人

1. 税明の名称

半導体ウェハの洗浄装置

2. 特許請求の範囲

半導体ウェハを収容するウェハ収納容器と、前 記ウェハ収納客騒が浸渍される被榑と、前記被榑 に載けられた超音波発生器とを借えた半導体ウェ ハの洗浄袋観において、前記抜槽の披濯から前記 半導体ウェハまでの兼さを可覆するウェハ上被震 可変手段を有することを特徴とする半導体ウェハ の洗浄装置。

3. 発明の評細な説明

【産業上の利用分野】

この発明は、半導体ウェハの統律に超音波を利 用する半導体ウェハの洗浄装置に関するものであ ð.

【従来の技術】

第4回は従来の超音波を利用した半導体ウェハ の洗浄裝置であり、因において、1は洗浄される 半導体ウェハ、2は半導体ウェハ1を収納するか ご状のウェハ収納容器、3はこのウェハ収納容器 2を収容する厳格、4は被視3内に置けられた底 板である。筬底板4には多数の小孔4mが設けら れている。5は被補3内に洗浄被12を供給する 制御を行う供給弁、8は被構3に駆付けられてい る超音紋発生器である。

次に動作について説明する。波槽3へは使用中、 党時供給券5上り洗浄被12が供給され、医毎4 の小孔4aを通して被待3に渡たされ、オーバー フローするようになっている。このような途径3 の中に、ウェハ収納容器2で支持された半導体ウ ェハ1を入れ、底部から供給される洗浄被12で 盆半連体ウェハ1の表面を洗浄する。この時に、 超音波発生器8により発生した超波波で、半導体 ウェハ1の表面の洗浄効果を上げている。

(発明が解決しようとする無難)

従来の総合故による半導体ウェハの洗浄装置は 以上のように構成されているため、超音被洗浄時 に定在彼が発生し、洗浄効果の全くない所と、強 力過ぎる所が位置により起こり、洗浄むらが発生 する問題点があった。

この売明は上記のような問題点を解決するため になされたもので、定在彼の発生を防止できると 共に、水流を乱すことでウェハ表面の洗浄効果を さらに上げることができる半導体ウェハの洗浄袋 置を得ることを目的とする。

(暴騰を解決するための手段)

この発明に係る半導体ウェハの洗浄装置は、抜 物内の洗浄液の液面から半導体ウェハまでの深さ を変えるウェハ上被震可変手段を設けたものである。

(作用)

この発明におけるウェハ上被標可數手段は、被 個から半導体ウェハまでの微さを変えることで、 半導体ウェハにかかる超音波の定在被の位置を変 化させる。

(突進例)

以下、この発明の一実施例を固について説明する。第1回において、従来技術を示す第4回と相対応する部分には同一符号をつけて示している。

の高さを変え、被面12aから半導体ウェハ1までの限さを変えてもよい。即ち、この場合には、可動形の尾板4と圧力可変装置8とでウェハ上液機可変手段を構成している。10a, 10b は底板4の上限及び下限を決めるストッパーである。

また、第3回に示すように、被榜3の底部側に パブリング装置11を接続し、パブリングによっ て半導体ウェハ1に付着した物で半導体ウェハ1 を浮波させてもよい。即ち、この場合には、パブ リング装置11がウェハ上被罪可優手段を構成し ている。この時、超音被と不定鏡にかけるを係成が ある。即ち、超音被をかけると、抱は消えて手が 体ウェハ1が沈み、超音被を停止すると、泡が 生して半導体ウェハ1が上昇し、半導体ウェハ1 上の披援が可要することになる。

(発明の効果)

以上のように、この発明によれば、超音波洗浄 を行うに際し、ウェハ上被保可変手限を用い、被 留から半導体ウェハまでの禁さを変えるように構 成したので、半導体ウェハに当る定在被の位置を 7は被槽3の上級に取り付けて洗浄液12の被函 12aから半導体ウェハ1までの保さを可変する ウェハ上被梁可変手段としての曲管である。

なお、上記実施例では、被相3にウェハ上被深 可変手段として曲臂7を致けたものを示したが、 第2回に示すようにパッキン9で被相3に接触さ せた底板4を浮遊させ、圧力可変装質8を供給弁 5に接続し、供給被の圧力を変えることで底板4

要えて定在液をウェハ面に均一に当てることができ、洗浄むらをなくして洗浄を行うことができる 効果がある。

4. 国面の簡単な説明

第1団はこの発明の一実施制による半導体ウェ ハの洗浄装置の新面側面図、第2団はこの発明の 他の実施例を示す新面側面図、第3図はさらに別 の実施側の新面側面図、第4団は従来の半導体ウェハの洗浄装置の新面側面図である。

1 は半導体ウェハ、2 はウェハ収納容器、3 は 被槽、4 は底板、4 a は小孔、5 は供給弁。6 は 超音被発生器、7 は曲管(ウェハ上被深可要手段)、 8 は圧力可変装置(ウェハ上被深可変手段)、1 1 はパブリング装置(ウェハ上被深可変手段)、 1 2 は洗浄液、1 2 a は被回。

なお、図中、同一符号は同一、又は相当部分を 示す。

特開平2~109334 (3)

1:半等体分:八 2:分:八収纳多森 3:波槽

12: 渋浄液 12a: 液面

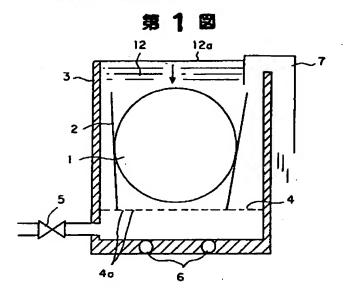
4: 定极

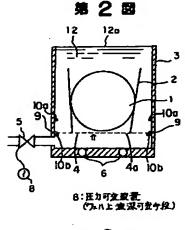
40:436

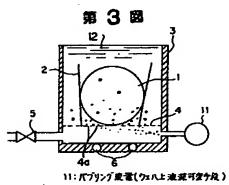
5:供给年

6:超音波発生器

7: 山管(ウェハ上流深可表于段)







第 4 図

